

(19)日本国特許庁 (JP)

(12) 公開特許公報 (A)

(11)特許出願公開番号

特開2001-155626

(P2001-155626A)

(43)公開日 平成13年6月8日(2001.6.8)

(51)Int.Cl. <sup>7</sup>	識別記号	F I	テ-マコード*(参考)
H 01 J 9/02		H 01 J 9/02	R 2 C 0 3 5
			F 2 H 1 1 3
B 4 1 F 15/08	3 0 3	B 4 1 F 15/08	3 0 3 E 5 C 0 2 7
B 4 1 M 1/12		B 4 1 M 1/12	5 C 0 2 8
G 0 9 F 9/30	3 1 0	G 0 9 F 9/30	3 1 0 5 C 0 9 4

審査請求 未請求 請求項の数 3 O L (全 12 頁) 最終頁に続く

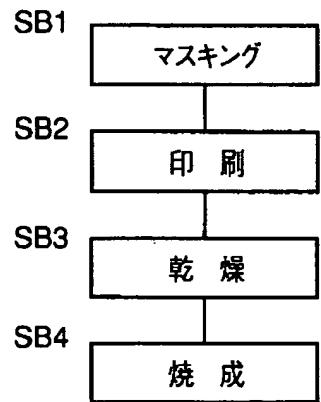
(21)出願番号	特願平11-337839	(71)出願人	000004293 株式会社ノリタケカンパニーリミテド 愛知県名古屋市西区則武新町3丁目1番36 号
(22)出願日	平成11年11月29日(1999.11.29)	(71)出願人	599042717 ノリタケ電子工業株式会社 愛知県名古屋市西区則武新町三丁目1番36 号
		(72)発明者	細見 和徳 愛知県名古屋市西区則武新町三丁目1番36 号 ノリタケ電子工業株式会社内
		(74)代理人	100085361 弁理士 池田 治幸 (外2名)
			最終頁に続く

(54)【発明の名称】ディスプレイ基板の製造方法

(57)【要約】

【課題】印刷ペーストの滲みや製版の欠陥に起因する不具合を抑制し得るディスプレイ基板の製造方法を提供する。

【解決手段】印刷工程SB3では、印刷禁止領域がマスキングで覆われた状態で膜形成面に厚膜銀ペーストを塗布することから、列方向配線を形成するための製版に欠陥が存在し或いはその厚膜銀ペーストが膜形成面上で滲んだ場合等にも、印刷禁止領域内では無用の厚膜銀ペースト(不用パターン)が膜形成面に直接塗布されることはなくマスキング上に塗布され、焼成工程SB4において、そのマスキングと共に膜形成面上から除去される。そのため、印刷禁止領域に不用パターンの厚膜銀が付着し、延いてはそこに固着することが抑制される。一方、印刷禁止領域外では印刷パターン外に滲み等に起因するはみ出し部が生じても、ディスプレイ基板の機能上何ら不都合は生じない。



#### 【特許請求の範囲】

【請求項1】 基板の膜形成面上に厚膜パターンを含む複数種類の膜を形成してディスプレイ基板を製造する方法であつて、

前記膜形成面のうちの前記厚膜パターンを形成するための印刷ペーストが付着してはならない予め定められた印刷禁止領域を所定のマスキング材料で覆うマスキング工程と、

前記マスキングが施された膜形成面に、前記印刷ペーストを所定パターンで厚膜スクリーン印刷する印刷工程と、

その印刷工程の後に、前記マスキング材料を除去する除去工程とを、含むことを特徴とするディスプレイ基板の製造方法。

【請求項2】 前記マスキング工程は、前記マスキング材料として有機化合物を用いるものであり、前記除去工程は、前記印刷ペーストを加熱処理することにより厚膜を形成すると同時に前記マスキング材料を焼失させる加熱処理工程である請求項1のディスプレイ基板の製造方法。

【請求項3】 前記マスキング材料は、前記膜形成面よりも前記印刷ペーストとの接触角が大きいものである請求項1のディスプレイ基板の製造方法。

#### 【発明の詳細な説明】

##### 【0001】

【発明の属する技術分野】 本発明は、ディスプレイ基板の製造方法に関し、特に、厚膜スクリーン印刷を利用した膜形成技術の改良に関する。

##### 【0002】

【従来の技術】 従来から、種々の形式の平板型表示装置が知られている。例えば、熱陰極から発生した電子により蛍光体を励起発光させて表示する形式の蛍光表示管 (Vacuum Fluorescent Display : VFD) 、電界放出により発生した電子により蛍光体を励起発光させて表示する形式の電界電子放出表示装置 (Field Emission Display : FED) 、或いはガス放電により発生したプラズマの発光をそのまま利用し或いはそのプラズマにより蛍光体を励起発光させて表示する形式のプラズマ・ディスプレイ表示装置 (Plasma Display Panel : PDP) 等がその一例である。

【0003】 上記のような平面型表示装置は、例えば、互いに平行に配置された一対のディスプレイ基板がスペーサを介して相互に封着されることによって構成された気密容器を備えている。それら一対のディスプレイ基板の各々には、表示装置に設けられた複数の発光区画のうちの所望のものを選択的に発光させるために、それぞれ複数本の少なくとも二種類の電極或いは配線、電子線やプラズマを可視光に変換するための蛍光体等が、表示装置の形式毎に応じた種々のパターンで備えられる。

##### 【0004】

【発明が解決しようとする課題】 ところで、前記のような表示装置において、ディスプレイ基板上の電極、配線や蛍光体等の一部或いは全部を厚膜スクリーン印刷法で形成することが行われている。しかしながら、一般に、厚膜スクリーン印刷においては、印刷時の印刷ペーストの滲みすなわち広がりを避け難い。そのため、微細なパターンを形成しようすると、隣接する厚膜が相互に接触し或いは重なり合うことから、導体相互の短絡或いは蛍光体の混色や劣化等が生じ得るという問題があった。このような無用な厚膜の接触や重なり合い等に基づく不具合は、スクリーン製版に存在するピンホールやパターン欠け等の欠陥に起因して不要な部分に印刷ペーストが塗布された場合にも同様に生じ得る。更に、これらの問題は、膜形成面が大きくなるほど、印刷パターンが微細になるほど顕著になるのである。

【0005】 本発明は、以上の事情を背景として為されたものであつて、その目的は、印刷ペーストの滲みや製版の欠陥に起因する不具合を抑制し得るディスプレイ基板の製造方法を提供することにある。

##### 【0006】

【課題を解決するための手段】 斯かる目的を達成するため、本発明の要旨とするとところは、基板の膜形成面上に厚膜パターンを含む複数種類の膜を形成してディスプレイ基板を製造する方法であつて、(a) 前記膜形成面のうちの前記厚膜パターンを形成するための印刷ペーストが付着してはならない予め定められた印刷禁止領域を所定のマスキング材料で覆うマスキング工程と、(b) 前記マスキングが施された膜形成面に、前記印刷ペーストを所定パターンで厚膜スクリーン印刷する印刷工程と、(c) その印刷工程の後に、前記マスキング材料を除去する除去工程とを、含むことにある。

##### 【0007】

【発明の効果】 このようにすれば、印刷禁止領域がマスキング材料で覆われた状態で膜形成面に印刷ペーストを塗布することから、製版に欠陥が存在し或いはその印刷ペーストが膜形成面上で滲んだ場合にも、印刷禁止領域内では無用の印刷ペーストが膜形成面に直接塗布されることなくマスキング材料上に塗布され、除去工程において、そのマスキング材料と共に膜形成面上から除去される。そのため、印刷禁止領域に無用の印刷ペーストが付着し、延いてはそこに固着することが抑制される。一方、印刷禁止領域外では印刷パターン外に滲みや製版欠陥に起因する印刷ペーストの付着が生じ得るが、ディスプレイ基板の機能上何ら不都合は生じない。換言すれば、印刷禁止領域は、無用の印刷ペーストが付着するとディスプレイ基板の機能が阻害される範囲に設定される。したがって、ディスプレイ基板を製造するに際して、印刷ペーストの滲みや製版の欠陥に起因して不具合の生じることが抑制される。

##### 【0008】

【発明の他の態様】ここで、好適には、前記のマスキング材料は、PMMA（ポリメチルメタクリレート）、PMIPK（ポリメチルメチルエーテル）、ポリビニルアルコール-重クロム酸アンモニウム、或いはポリビニルピロリドン-ジアジドスチルベン等の感光性樹脂である。このようにすれば、露光および現像処理によりマスキング材料で印刷禁止領域を覆うことができるため、マスキング・パターンを高精度で形成できる。上記のマスキング材料はフィルム状に成形し或いは溶媒に溶解して分散させて用いられる。後者の場合には、例えば、水およびアルカリ水溶液等の水性溶媒、或いは、トルエン、メチルセロソルブ、ブチルセロソロブ、メチルカルビトール等のグリコールエーテル、およびセロソルブアセテート、ブチルカルビトールアセテート等のグリコールエステル等の有機溶剤が用いられる。

【0009】また、好適には、前記のマスキング材料は、アルミニウム(Al)、ニッケル(Ni)、鉄(Fe)、銅(Cu)、亜鉛(Zn)、クロム(Cr)、或いは銀(Ag)等の金属材料である。このようにすれば、露光、現像、およびエッチング処理によりマスキング材料で印刷禁止領域を覆うことができるため、マスキング・パターンを高精度で形成できる。

【0010】また、好適には、(a-2) 前記マスキング工程は、前記マスキング材料として有機化合物を用いるものであり、(c-2) 前記除去工程は、前記印刷ペーストを加熱処理することにより厚膜を形成すると同時に前記マスキング材料を焼失させる加熱処理工程である。このようにすれば、印刷ペーストから厚膜を生成する加熱処理の際にマスキング材料が焼失させられることから、その除去のために工数が増加し或いは工程が煩雑になることがない。一方、マスキング上に付着した印刷ペーストは、無機物或いは金属を含むことから完全に焼失することはないが、マスキング材料が焼失する過程でガス化すると、その蒸気によって、加熱処理におけるその蒸気の排出経路から共に排出され、或いは、それが付着していた膜形成面上の印刷禁止領域から外れた位置に運ばれる。そのため、印刷禁止領域に付着した印刷ペーストを除去するための処理を特に施す必要もない。なお、有機化合物としては、前記の感光性樹脂や樹脂材料等が好適に用いられる。

【0011】また、好適には、上記のように前記の除去工程が加熱処理工程である場合において、前記のマスキング材料は、メチルセルロース或いはエチルセルロース等のセルロース樹脂、またはメチルアクリレート、ブチルアクリレート、アクリルトリル等のアクリル樹脂である。このようにすれば、感光性樹脂がマスキング材料として用いられる場合よりも低い温度で、マスキング材料を分解および焼失させ得る。

【0012】また、好適には、上記のように除去工程が加熱処理工程である場合において、マスキング材料は、

加熱により分解される際に金属元素やその化合物等の残留物を生じさせること無く焼失させられる有機化合物である。

【0013】また、好適には、上記のように除去工程が加熱処理工程である場合において、(a-3) 前記のマスキング工程は、前記印刷ペーストがディスプレイ基板の機能上付着してはならない領域だけに前記マスキング材料を設けるものである。このようにすれば、印刷パターンから外れた位置ではあるが機能上何ら支障のない領域に付着した印刷ペーストは、除去工程でマスキング材料の蒸気で運ばれることはなく、そのままその印刷位置に固着させられる。そのため、その支障のない領域に付着した印刷ペーストが加熱処理の過程で印刷禁止領域に運ばれ得ないことから、その印刷禁止領域に印刷ペーストから生成された厚膜が固着されることが一層抑制される。

【0014】また、好適には、前記マスキング材料は、前記膜形成面よりも前記印刷ペーストとの接触角が大きいものである。このようにすれば、印刷ペーストとの接触角の大きなマスキング材料上にはその印刷ペーストが広がり難いため、その印刷ペーストの滲みやペーストだれ等に起因するパターン幅寸法の拡大が好適に抑制される。したがって、一層精細度の高い厚膜パターンを形成できる。

【0015】また、好適には、前記のマスキング工程は、前記のマスキング材料を厚膜スクリーン印刷法、フィルム或いはシートの貼り着け、フォトリソグラフィ法、真空蒸着、スパッタリング、電解または無電解めつき、或いは電鋳等により膜形成面上に設けるものである。すなわち、マスキング工程は、必要なパターン精度、寸法、或いはマスキング材料の種類等に応じて、適宜の方法を探ることができる。

【0016】また、好適には、前記厚膜パターンが2種類以上設けられ且つそれら2種以上の厚膜パターンをそれぞれ形成するための2種以上の印刷ペーストのうちの複数のものが膜形成面上にそれぞれ付着してならない領域を有する場合には、前記のマスキング工程および除去工程は、それら2種以上の印刷ペーストからそれぞれ厚膜を形成するに際してそれぞれ実施される。このようにすれば、全ての印刷ペーストが膜形成面上の付着してはならない領域すなわち印刷禁止領域を避けて塗布されることから、無用の印刷ペースト付着に起因するディスプレイ基板の不具合が一層抑制される。例えば、複数種類の蛍光体層が膜形成面に塗着される蛍光体基板においては、蛍光体の混色を防止する必要があるため、各々の蛍光体ペーストを塗布する際に他の蛍光体ペーストが塗布される位置にマスキングを施して無用な付着を抑制する必要がある。また、複数種類の導体配線や電極等を積層形成する場合においても、その各々について短絡防止のために必要な部分にはマスキングを施すことが好ましい。

### 【0017】

【発明の実施の形態】以下、本発明の一実施例を図面を参照して詳細に説明する。

【0018】図1は、本発明の一実施例のディスプレイ基板の製造方法がその製造過程に適用されたFED10の構成を一部を切り欠いて示す斜視図である。図において、FED10は、それぞれの略平坦な一面12、14が向かい合うように所定間隔を隔てて互いに平行に配置された相互に同様な寸法・形状の前面板16および背面板18と、それらの間に配置されたスペーサ22とを備えたものである。それら前面板16、背面板18、およびスペーサ22は互いに気密に封着されており、それらによってFED10の外囲器である気密容器が構成されている。気密容器内は例えば $6.7 \times 10^{-5}$ (Pa) [ $5 \times 10^{-7}$ (Torr)] 程度の真空になっている。

【0019】上記の前面板16および背面板18は、例えばそれぞれ1～2(mm)程度の均一な厚さを備えて透光性を有する軟化点が600(°C)程度の高歪点ガラス、例えば、ソーダライム・ガラス等から成るものである。また、前記のスペーサ22は、例えば、前面板16および背面板18と同様な外形寸法を有する矩形枠状或いは格子状を成すものである。このスペーサ22は、例えば426合金から成る2～5(mm)程度の一様な厚さの矩形枠状或いは格子状等の素材の表面に、600(°C)程度の軟化点の硼珪酸ガラス等から成る図示しない絶縁ガラス層が10(μm)程度の厚さに電着等によって設けられて構成されている。このため、前面板16と背面板18との間隔すなわち気密空間の高さ寸法は、例えば2～5(mm)程度である。

【0020】また、前面板16の一面12には、例えばITO(酸化インジウム錫: Indium Tin Oxide)等から成る0.1～0.5(mm)程度の幅寸法のストライプ状の複数本の透明な陽極24が、例えば0.1～0.5(mm)程度の一定の中心間隔を以て一方向に沿って並んで設けられている。それら複数本の陽極24の各々の表面には、R(赤)、G(緑)、B(青)の3つの発光色の何れかに対応する蛍光体層26が、例えば、その一方と直交する方向にR、G、Bの順に繰り返し並ぶように、陽極24と同様な幅寸法を以てストライプ状或いはマトリクス状に設けられている。上記の陽極24は、例えばスパッタ等の薄膜法によって例えば1(μm)程度の厚さに形成されたものであり、シート抵抗値が $10(\Omega/\square)$ 以下程度の比較的高い導電性を備えている。また、上記の蛍光体層26は、例えば、ZnO:Zn、ZnS:Ag+In<sub>2</sub>O<sub>3</sub>等の電子線によって可視光を発する材料から構成されるものであって、例えば厚膜スクリーン印刷法等によって10～20(μm)程度の厚さで設けられることにより、面積抵抗率が $500(\Omega/cm^2)$ 以下程度の導電性を付与されている。また、これら3種の蛍光体層26には、他の蛍光体が混入することに起因する混色は生じていない。

【0021】また、前面板16の一面12のうちの蛍光体層26が設けられていない残部には、例えば黒色顔料を含むガラスから成るブラック・マトリクス(マスク)28が10～20(μm)程度の厚さで設けられており、それら蛍光体層26の表面およびブラック・マトリクス28の表面は、一面12の全面にそれら蛍光体層26およびブラック・マトリクス28の表面形状に倣って設けられた100～200(nm)程度の厚さのメタル・バック30によって覆われている。上記のブラック・マトリクス28は例えば厚膜スクリーン印刷法等によって設けられたものであり、蛍光体層26がストライプ状に設けられている場合にはその間を通るストライプ状に、蛍光体層26がマトリクス状に設けられている場合には格子状に形成される。また、上記のメタル・バック30は例えばアルミニウム薄膜の蒸着等によって設けられたものであり、比較的滑らかな表面を有して電子が容易に透過する程度の厚さの薄膜に形成されている。

【0022】一方、前記の背面板18の一面14には、互いに直交する二方向(列方向すなわちY方向および行方向すなわちX方向)に沿ってそれぞれ伸びる複数本の列方向(Y方向)配線32および行方向(X方向)配線34が、層間絶縁層36を介して重ねて備えられている。列方向配線32は、前面板16上の陽極24に平行に設けられており、その中心間隔は陽極24と同様である。これに対して、それらに直交する方向に沿って伸びる行方向配線34の中心間隔は、例えば列方向配線32のその3倍の0.3～1.5(mm)程度になっている。また、列方向配線32の幅寸法は100(μm)程度であり、厚さ寸法は例えば12(μm)程度である。一方、行方向配線34の幅寸法は300(μm)程度であり、厚さ寸法は20(μm)程度である。

【0023】上記の列方向配線32および行方向配線34は、例えば、何れも厚膜銀等の厚膜導体から成るものであり、背面板18の内面14に厚膜スクリーン印刷法等を用いて形成されている。また、内面14上には、その列方向配線32に沿った方向においては行方向配線34と同様な一定の中心間隔を以てその行方向配線34相互間に位置するように並び、且つその行方向配線34に沿った方向においては列方向配線32と同様な一定の中心間隔を以てその列方向配線32相互間に位置するように並ぶ複数個の矩形のY電極38が備えられる。行方向配線34に沿った方向における背面板18の断面の要部を拡大した図2(a)に示すように、列方向配線32は、それら複数個のY電極38に一部が重なる位置に設けられており、Y電極38はその列方向配線32に電気的に接続されている。また、複数個のY電極38の各々とそれが接続されたものに隣接する列方向配線32との間に、その列方向配線32に沿って伸び且つそれとは電気的に絶縁させられた長手状のX電極40がそれぞれ備えられている。本実施例においては、列方向配線32およ

び行方向配線 3 4 が第一配線および第二配線に、Y 電極 3 8 および X 電極 4 0 が第一電極および第二電極にそれぞれ相当する。

【0024】図 3 は、上記配線 3 2、3 4 および電極 3 8、4 0 等の位置関係を説明するための平面図である。上記の Y 電極は、例えば列方向配線 3 2 に沿った方向における長さ寸法  $w$  が数 ( $\mu\text{m}$ )～数百 ( $\mu\text{m}$ ) 程度に形成されたものであり、上記の X 電極 4 0 は、一端部側において Y 電極 3 8 との間隔  $g$  が例えば数百 ( $\text{nm}$ )～数百 ( $\mu\text{m}$ ) 程度、例えば 0.5～20 ( $\mu\text{m}$ ) 程度の小さな値になるよう形成されたものである。行方向配線 3 4 は X 電極 4 0 の他端部 4 0 a に重なる位置に設けられており、X 電極 4 0 はその行方向配線 3 4 に電気的に接続されている。これら両電極 3 8、4 0 は、何れも厚さ寸法が数 ( $\mu\text{m}$ ) 以下、例えば 500 ( $\text{\AA}$ ) 程度の白金を主成分とする合金から成るものであり、例えば真空蒸着法やスパッタ等の薄膜プロセスによって膜形成された後、フォトリソグラフィ等を用いてパターン形成されている。

【0025】また、Y 電極 3 8 および X 電極 4 0 間に形成されている隙間には、平面形状が略円形を成し一部がそれらに重なる電子放出膜 4 2 が備えられている。前記の図 2 (a) は、この電子放出膜 4 2 を通る断面を表している。電子放出膜 4 2 は、例えば酸化パラジウムを主成分とするものであって、例えば 100 ( $\text{\AA}$ ) 程度の厚さ寸法を備えたものである。この電子放出膜 4 2 は、フォーミングと称される通電処理が施されて局所的に破壊、変形、若しくは変質させられることにより、Y 電極 3 8 および X 電極 4 0 間の隙間にナノメートル・オーダの亀裂 4 4 を有している。したがって、Y 電極 3 8 と X 電極 4 0 とは、電子放出膜 4 2 が両者に重なるように設けられているが、その電子放出膜 4 2 が電気的には極めて高抵抗であるため、実質的に接続されてはいない。なお、亀裂 4 4 は、図 1 においては左端に位置する一つについて例示した。

【0026】また、列方向配線 3 2 および行方向配線 3 4 の間に設けられた前記の層間絶縁層 3 6 は、その行方向配線 3 4 に沿って伸びる長手状を成すが、その長手方向の一辺 (行方向配線 3 4 と X 電極 4 0 とが重なっている側の一辺) が凸部 3 6 a を一定の間隔で断続的に備えた波状に形成されていることから、その幅寸法は一様ではない。凸部 3 6 a は、複数本の列方向配線 3 2 と行方向配線 3 4 との重なり部分 4 6 每に設けられており、そこでは絶縁層 3 6 がその上側に位置する行方向配線 3 4 の幅方向においてその両側にはみ出している。このため、層間絶縁層 3 6 は、重なり部分 4 6 においては行方向配線 3 4 よりも幅広に形成されていることから、列方向配線 3 2 を覆ってそれらを電気的に絶縁する。絶縁層 3 6 は、列方向配線 3 2 および行方向配線 3 4 を確実に絶縁しており、それらが電気的に短絡した部分 (短絡欠陥) は存在しない。

【0027】一方、行方向配線 3 4 每の凸部 3 6 a 相互間の凹部 3 6 b が備えられる部分では、X 電極 4 0 と重なっている行方向配線 3 4 の一辺側で、絶縁層 3 6 がその行方向配線 3 4 よりもその幅方向において引っ込んでいる。そのため、図 3 に示されるように、行方向配線 3 4 と X 電極 4 0 との重なり部分 4 8 には、それらの間に絶縁層 3 6 が存在しない部分があることから、前述したようにそれら行方向配線 3 4 および X 電極 4 0 はそこで電気的に接続される。層間絶縁層 3 6 は、このように複数本の列方向配線 3 2 および複数個の X 電極 4 0 に部分的に重なるように設けられた行方向配線 3 4 を、その列方向配線 3 2 とは絶縁させ且つその X 電極 4 0 とは接続させるために設けられている。図 2 (b) は、行方向配線 3 4 に沿った方向における上記重なり部分 4 8 を通る背面板 1 8 の断面を表したものであり、図に示されるように、絶縁層 3 6 で覆われた列方向電極 3 2 は行方向配線 3 4 に接触していないが、絶縁層 3 6 で覆われていない X 電極 4 0 は行方向配線 3 4 に接触する。

【0028】以上のように構成される FED 10 を駆動する際には、メタル・パック 3 0 に例えば 5 (kV) 程度の一定の加速電圧を定的に印加した状態で、例えば、複数本の行方向配線 3 4 に順次負電圧 (走査電圧) を印加して走査すると共に、複数本の列方向配線 3 2 のうちの所望のものにその走査に同期して正電圧 (信号電圧) を印加すると、列方向配線 3 2 および行方向配線 3 4 を介してそれぞれ電圧を印加された Y 電極 3 8 および X 電極 4 0 間の大きな電圧勾配に基づいて生じる電界放出 (Field Emission) によって、それらの間に設けられた電子放出膜 4 2 から電子が放出される。この電子は、前面板 1 6 上に設けられた陽極 2 4 に所定の正電圧 (加速電圧) が印加されることにより、その陽極 2 4 に向かって飛ぶ。これにより、その陽極 2 4 上に設けられている前記蛍光体層 2 6 に電子が衝突させられ、蛍光体層 2 6 が発光させられる。この発光を前面板 1 6 を通して観察したところ、蛍光体層 2 6 の混色や、電極 3 8、4 0 間の短絡等に起因する発光不良等は何ら認められなかった。なお、本実施例においては、列方向配線 3 2 および行方向配線 3 4 の交点毎に表示の 1 ドットが形成され、3 ドットに対応する行方向に並ぶ 3 色の蛍光体層 2 6 每に 1 画素が構成される。

【0029】なお、蛍光体層 2 6 はメタル・パック 3 0 で覆われているが、そのメタル・パック 3 0 は極めて薄いため、電子はそのメタル・パック 3 0 を透過して蛍光体層 2 6 に入射して蛍光体に衝突する。一方、蛍光体層 2 6 で発生した光は、前面板 1 6 側だけでなく背面板 1 8 側にも向かうが、その背面板 1 8 側に向かう光はアルミニウム薄膜 3 0 で前面板 1 6 側に反射される。したがって、発生した光の殆どが前面板 1 6 を透過して射出されることとなるため、実質的な発光効率が高められる。すなわち、FED 10 は、前面板 1 6 側から蛍光体層 2

6を透過した光を観察する所謂透過型の表示装置に構成されている。なお、FED10には、気密容器内から排気するための排気穴等が備えられているが、図においては省略した。

【0030】上記のFED10は、例えば前面板16および背面板18にそれぞれ必要な膜形成を施した後、一面12、14が向かい合う向きでスペーサ22を介して鉛ガラス等のシール・ガラスで封着し、真空管に構成することで製造される。その製造工程のうち、背面板18上に積層形成される列方向配線32および行方向配線34すなわち積層配線の形成工程は、例えば図4に示される工程図に従って実施される。以下、図4、図5、および工程の各段階における背面板内面14の膜形成状態を表した図6(a)～(f)を参照して背面板18の製造方法の要部を説明する。

【0031】図4において、先ず、電極形成工程SA1においては、背面板18の内面14上に薄膜形成技術を用いて前記のY電極38およびX電極40を形成する。すなわち、例えば、真空チャンバ内において、白金を主成分とする合金をスペッタリング等によって内面14上に500(Å)程度の厚さで成膜し、チャンバから取り出してスピンドル・コーティング法等を用いて内面14の全面に感光性樹脂を塗布する。この背面板18を例えば60(℃)程度の温度で乾燥すると共に、90(℃)程度の温度でプリベークを行った後、感光性樹脂を電極38、40のパターンに対応するネガ・パターンで露光、現像し、再度60(℃)程度の温度で乾燥した後、真空チャンバ内でイオン・ミリング等で不要部の酸化チタンを除去し、チャンバから取り出した基板を現像液(剥離液)で処理して感光性樹脂を取り除く。これにより、前記の図1乃至3に示されるY電極38およびX電極40が内面14上に設けられる。

【0032】次いで、列方向配線形成工程SA2においては、例えば厚膜スクリーン印刷法等を利用して厚膜銀から成る列方向配線32を、一部がY電極38に重なるように形成する。この工程は例えば図5に示される各工程に従って実施される。図5において、マスキング工程SB1では、上記厚膜銀が付着してはならない部分すなわち印刷禁止領域50にマスキング52を施す。図6(a)は、この段階を示している。なお、図6の各図(a)～(f)においては、電極38、40を一対だけ、すなわち列方向配線32と行方向配線34の一交点だけを示した。ここで、厚膜銀が付着してはならない部分とは、電子放出部すなわち前記の電子放出膜42が設けられることとなる電極38、40間の隙間の近傍である。マスキング52は、その隙間を略覆い且つ列方向配線32との重なり部分においてY電極38が露出させられるように、その列方向配線32の長手方向と略直交する方向において断続する帯状に設けられる。すなわち、マスキング52は、厚膜銀の付着を避けるべき位置だけに設けら

れている。また、上記のマスキング52は、例えば、粘度測定法から得られた重合度100程度のエチルセルロース樹脂をターピネオールに溶解し混練したものであり、例えば厚膜スクリーン印刷を利用して塗布した後、120(℃)程度の温度で乾燥することにより、例えば5(μm)程度の厚さに設けられている。

【0033】次いで、印刷工程SB2では、予め定められたパターン、本実施例ではストライプ・パターンで例えば15(μm)程度の厚さに厚膜銀ペーストを塗布する。この厚膜銀ペーストは、例えば、銀粉末およびガラス粉末を樹脂成分と共に溶剤に分散させたものである。ペースト組成は、例えば、重量百分率で銀75%、ガラス8%、樹脂3%、および溶剤14%程度とした。銀粉末は、例えば平均粒径0.2(μm)程度でフレーク状を成すものであり、ガラス粉末は、例えば平均粒径が0.3(μm)程度で軟化点450(℃)程度のSi-B-Pb系非晶質ガラスである。また、樹脂成分は、例えば粘度測定法から得られた重合度が10および100程度の二種類のエチルセルロースを混合したものであり、溶剤は例えばブチルカルビトールアセテート(BCA)である。このように構成される厚膜銀ペーストは、マスキング52に対する接触角が背面板18の一面14に対するそれよりも大きいことから、厚膜銀ペーストはそのマスキング52上では殆ど広がらない。本実施例においては、上記の厚膜銀ペーストが印刷ペーストに相当する。

【0034】続く乾燥工程SB3では、背面板18を乾燥機内に入れて120(℃)程度の温度で乾燥してペースト中の溶剤成分を除去してペーストを硬化させる。そして、焼成工程SB4において、焼成炉で例えば大気雰囲気下500(℃)程度の温度で10(分間)程度保持して加熱処理を施す。これにより、溶剤が除去された乾燥膜中の樹脂等の有機成分が焼失させると共に、銀粉末やガラス成分が熔融され且つ加熱処理の冷却過程で硬化させて、例えば12(μm)程度の厚さの厚膜銀から成る前記列方向配線32が生成される。また、この厚膜銀の生成と同時に、有機成分から成るマスキング52も同時に焼失させられる。図6(b)はこの段階を示している。なお、これらマスキング乃至加熱処理は、必要な列方向配線32の厚みに応じて例えば2回繰り返される。

【0035】このように列方向配線32を形成する過程において、上記の図6(b)に示されるように、一面14上における厚膜銀ペーストのだれや滲み等に起因して、スクリーン製版の印刷パターンからはみ出したはみ出し部54が列方向配線32の一部に形成されている。しかしながら、このはみ出し部54は、後述する図6(c)以下に示されるように層間絶縁層36によって覆われる部分であって他の電極や配線等と何ら接触していないため、FED10の機能に不都合が生じることはない。

【0036】また、その図6(b)には、加熱処理前までは存在するマスキング52を一点鎖線で示した。図に示

されるように、マスキング52が設けられている位置においては、列方向配線32にはみ出し部54が形成されていない。前述したように、厚膜銀ペーストがマスキング52に対する接触角の大きいことに起因してその上で広がらないからである。一方、列方向配線32から外れた位置、すなわち印刷パターンから外れた位置において、マスキング52上に無用の厚膜銀ペーストの付着すなわち不用パターン56が生じている。この不用パターン56は、例えばスクリーン製版に欠陥の存在する場合等に形成されるものであって、電極38、40を短絡させるような位置、すなわちそれらのギャップ上にあるが、この不用パターン56も加熱処理の過程で印刷禁止領域50上から取り除かれる。すなわち、マスキング52が焼失させられる際にはそれを構成する有機成分がガス化するため、発生した蒸気によって不用パターン56の厚膜銀ペーストが印刷禁止領域50外に運ばれて除去される。したがって、上記の短絡させる位置に塗布されても、FED10の機能を害することはない。本実施例においては、焼成工程SB4が除去工程に対応する。

【0037】図4に戻って、層間絶縁層形成工程SA3においては、列方向配線32の場合と同様に厚膜スクリーン印刷法を利用して、列方向配線32に垂直な方向に沿って伸びるストライプ・パターンで、その列方向配線32上の厚さ寸法が28(μm)程度の層間絶縁層36を形成する。この工程において、厚膜スクリーン印刷に用いるペーストは、ガラス粉末を樹脂成分と共に溶剤に分散した厚膜絶縁ペーストであり、印刷乃至焼成処理は、必要な厚みに応じて例えば5回程度繰り返される。図6(c)は、この段階を示している。

【0038】続く行方向配線形成工程SA4においては、列方向配線32および層間絶縁層36の場合と同様に厚膜スクリーン印刷法を利用して、上記のストライプ状の層間絶縁層36上に、それに沿って伸びるストライプ・パターンで膜厚が例えば20(μm)程度の前記の行方向配線34を形成する。この工程において用いられるペーストは、列方向配線32の場合と同じものであり、印刷乃至焼成処理の繰り返し回数もそれと同様である。図6(d)は、この段階を示している。図においては特に示していないが、必要であれば、列方向配線32の形成時と同様にマスキング52を施した上で厚膜銀ペーストを塗布することができる。なお、図6(d)においては、前記の図3等とは異なり、行方向配線34が層間絶縁層36よりも細幅に形成されることによって列方向配線32と絶縁させられている場合を示した。

【0039】また、電子放出膜形成工程SA5においては、Y電極38およびX電極40間に、それらに跨るように電子放出膜42を形成する。この電子放出膜42は、例えば、有機パラジウム・ペーストをインク・ジェット印刷等によって塗布し、例えば70(℃)程度の温度

で乾燥した後、400(℃)程度の温度で大気雰囲気下において加熱処理を施すことにより、有機パラジウムを分解および酸化して100(Å)程度の厚さの酸化パラジウムを生成したものである。図6(e)は、この段階を示している。上記の有機パラジウム・ペーストは、パラジウムの金属有機化合物を溶媒に分散させたものであるが、これに代えてパラジウムの超微粒子を溶媒に分散させたペーストを用いてもよい。

【0040】そして、フォーミング工程SA6において、複数本の列方向配線32および行方向配線34間に順次パルス電圧を印加して電子放出膜42に通電することにより、その電子放出膜42の組織を部分的に破壊或いは改質して前記の亀裂44を生成する。フォーミング処理は、例えば昇圧10(秒)、降圧10(秒)、最高電圧5(V)程度の三角波を10回程度印加することで行った。これにより、電子放出膜42に電子放出機能が与えられる。

【0041】要するに、本実施例においては、印刷禁止領域50がマスキング52で覆われた状態で膜形成面14に厚膜銀ペーストを塗布することから、列方向配線32を形成するための製版に欠陥が存在し或いはその厚膜銀ペーストが膜形成面14上で滲んだ場合等にも、印刷禁止領域50内では無用の厚膜銀ペースト(不用パターン56)が膜形成面14に直接塗布されることはなくマスキング52上に塗布され、焼成工程SB4において、そのマスキング52と共に膜形成面14上から除去される。そのため、印刷禁止領域50に不用パターン56の厚膜銀が付着し、延いてはそこに固着することが抑制される。一方、印刷禁止領域50外では印刷パターン外に滲み等に起因するはみ出し部54が生じても、背面板18の機能上何ら不都合は生じない。したがって、背面板18を製造するに際して、印刷ペーストの滲みや製版の欠陥に起因して不具合の生じることが抑制される。

【0042】また、本実施例においては、マスキング52が、エチルセルロース樹脂をターピネオールに溶解・混練したマスキング材料から形成されているため、加熱処理によりマスキング52を焼失させた後に分解残滓の残ることがない。

【0043】また、好適には、本実施例においては、マスキング材料として有機化合物が用いられると共に、厚膜銀ペーストを加熱処理することにより列方向配線32を形成する過程で同時にマスキング52が焼失させられているため、その除去のために工数が増加し或いは工程が煩雑になることがない。特に、マスキング材料中にマスキング52の焼失後に残留するような金属或いは無機化合物等が含まれていないため、その残留物が問題になることもない。

【0044】また、本実施例においては、列方向配線32を構成する厚膜銀がFED10の機能上付着してはならない領域50だけにマスキング52が設けられている

ため、印刷パターンから外れた位置ではあるが機能上何ら支障のない領域、例えば、はみ出し部 5 4 が生じている部分に付着した厚膜銀ペーストは、焼成工程 S B 4 でマスキング 5 2 の焼失過程で発生する蒸気で運ばれることはなく、そのままその印刷位置に固着させられる。そのため、その支障のない領域に付着した厚膜銀ペーストが焼成処理の際に印刷禁止領域 5 0 に運ばれ得ないことから、その印刷禁止領域 5 0 に厚膜銀が固着することが一層抑制される。

【0045】また、本実施例においては、マスキング 5 2 は厚膜銀ペーストとの接触角が大きいことから、そのマスキング 5 2 上にはその厚膜銀ペーストが広がり難いため、その滲みやペーストだれ等に起因するパターン幅寸法の拡大が抑制される。したがって、一層精細度の高い厚膜パターンを形成できる。

【0046】次に、本発明の他の実施例を説明する。なお、以下の実施例において、前述の実施例と共通する部分は同一の符号を付して説明を省略する。

【0047】図 7 は、本発明が蛍光体層 2 6 を備えた前面板 1 6 に適用された場合の製造工程の要部を説明する工程図である。以下、工程の要部段階を示す図 8 (a) ~ (d) を参照して蛍光体層 2 6 の形成方法を説明する。先ず、陽極形成工程 S C 1 においては、例えば蒸着やスペッタリング等の薄膜形成技術を用いて前面板内面 1 2 に ITO 膜を形成し、必要に応じてパターニングすることにより前記の陽極 2 4 を形成する。次いで、ブラック・マスク形成工程 S C 2 において、黒色絶縁ペーストを厚膜スクリーン印刷法等を用いて一面 1 2 の略全面に塗布し、所定のパターンで露光および現像した後、例えば 450 (°C) 程度の焼成温度で加熱処理を施すことにより、複数本のストライプ状の開口部 5 8 を備えたブラック・マスク 6 0 を形成する。図 8 (a) は、この段階を示している。但し、図においては陽極 2 4 を省略している。上記の黒色絶縁ペーストは、例えば、黒色顔料およびガラス・パウダを感光性樹脂に分散させたものである。黒色顔料としては例えばカーボン・パウダが、感光性樹脂としては、例えばポリビニルアルコール・重クロム酸アンモニウムを主成分とするもの等が好適に用いられる。

【0048】続く蛍光体層形成工程 S C 3 においては、赤色 (R)、青色 (B)、および緑色 (G) の蛍光体を、順次に上記の開口部 5 8 内に塗布して蛍光体層 2 6 を形成する。蛍光体としては、例えば、赤色発光の  $Y_2O_3$  S:Eu、青色発光の ZnS:Ag、緑色発光の ZnS:Cu, Al 等が用いられる。また、蛍光体層 2 6 は、これらの蛍光体粉末を含むペーストを用いて、例えば各色毎に前記の図 5 に示される工程に従って形成した。すなわち、赤色発光の蛍光体層 2 6 (R) を形成するに際しては、先ず、マスキング工程 S B 1 において、青色発光の蛍光体層 2 6 (B) および緑色発光の蛍光体層 2 6 (G) を形成すべき位置にマスキング 6 2 を設け、ブラック・マスク 6 0

の開口部 5 8 を覆う。図 8 (b) は、この段階を示している。図において左端および左から 3 番目の開口部 5 8 が赤色蛍光体層 2 6 (R) を形成する位置であり、他の開口部 5 8 はマスキング 6 2 で覆われている。なお、本実施例においては、マスキング材料としてポリビニルアルコール・重クロム酸アンモニウム等の感光性樹脂溶液を用い、スピノ・コーティング等によってこの溶液を基板全面に塗布して露光および現像することによりマスキング 6 2 を形成した。

【0049】次いで、印刷工程 S B 2 において、例えば厚膜スクリーン印刷法を用いて蛍光体ペーストを開口部 5 8 内に塗布する。蛍光体ペーストは、例えば、上記の蛍光体粉末、エチルセルロース等の樹脂成分、ターピネオール等の溶剤、および少量の珪酸カリウム溶液を混練したもの等が用いられる。そして、乾燥工程 S B 3 において、例えば 120 (°C) 程度の温度で乾燥してペースト中の溶剤を除去した後、焼成工程 S B 4 において例えば 450 (°C) 程度の温度で加熱処理を施す。これにより、蛍光体ペースト中の有機成分が除去されると共に、蛍光体粉末が珪酸カリウムの結合力や分子間力等で相互に且つ前面板内面 1 2 に固着されると同時に、マスキング 6 2 が焼失させられる。図 8 (c) は、このようにして赤色発光の蛍光体層 2 6 (R) を形成した後の状態を示している。

【0050】このとき、蛍光体ペーストの塗布に用いたスクリーン製版にピンホール等の欠陥が存在すると、赤色の蛍光体層 2 6 を設ける開口部 5 8 以外の位置、例えば他の発光色の蛍光体層 2 6 (B)、2 6 (G) 等を設ける開口部 5 8 上にも蛍光体ペーストが付着する。図 8 (c) において一点鎖線で示した 6 4 は、このような部分に蛍光体ペーストが付着した不用パターンである。本実施例においても、この不用パターン 6 4 はマスキング 6 2 が焼失させられる際に同時に除去されるため、赤色発光の蛍光体は、他の発光色の蛍光体を設けるべき位置に全く付着していない。また、正しい位置 (この段階では赤色発光の蛍光体層 2 6 を設けるべき位置) に塗布された蛍光体ペーストは、接触角が大きいマスキング 6 2 にはじかれて他の発光色の蛍光体を設けるべき位置に広がり得ないため、その広がり (流れやだれ) に起因する蛍光体の混色も生じていない。

【0051】そして、青色発光および緑色発光の蛍光体についても、それぞれ上記のマスキング工程 S B 1 乃至焼成工程 S B 4 に従って処理することにより、前面板内面 1 2 には RGB 三色の蛍光体層 2 6 がストライプ状に並んで設けられる。図 8 (d) は、この段階を示している。なお、青色発光の蛍光体層 2 6 (B) を設ける際には、マスキング工程 S B 1 において赤色発光の蛍光体層 2 6 (R) 上および緑色発光の蛍光体層 2 6 (G) を設ける開口部 5 8 上にマスキング 6 2 が施され、緑色発光の蛍光体層 2 6 (G) を設ける際には、マスキング工程

S B 1において赤色発光の蛍光体層 2 6 (R) 上および青色発光の蛍光体層 2 6 (B) 上にマスキング 6 2が設けられる。そのため、どの蛍光体ペーストも他の発光色の蛍光体を設ける位置に無用に付着することはない。したがって、本実施例においては、塗着しようとするものとは異なる蛍光体を設けるべき位置が印刷禁止領域に相当する。

【0052】図7に戻って、メタル・バック形成工程S C 4においては、上記のようにして形成されたブラック・マスク 6 0および蛍光体層 2 6 上に前記のメタル・バック 3 0を形成する。このメタル・バック 3 0の形成は、例えば、ラッカーリ液等の樹脂溶液を一面 1 2上の全面に塗布するフィルミング処理を施した後、真空チャンバ内でアルミニウム薄膜を蒸着し、その後加熱処理を施してフィルミング膜を焼失させることによって行うことができる。

【0053】要するに、本実施例においても、他の発光色の蛍光体層 2 6 を設けるべき印刷禁止領域がマスキング 6 2で覆われた状態で一面 1 2に蛍光体ペーストを塗布することから、製版に欠陥が存在し或いは蛍光体ペーストが一面 1 2上で滲んだ場合にも、その印刷禁止領域内では無用の蛍光体ペーストが一面 1 2に直接塗布されることはなくマスキング 6 2上に塗布され、焼成工程S B 4において、そのマスキング 6 2と共に一面 1 2上から除去される。そのため、印刷禁止領域に無用の蛍光体ペーストが付着し、延いてはそこに固着することが抑制されることから、蛍光体の混色が好適に抑制される。

【0054】また、本実施例においては、一面 1 2上に三色の蛍光体層 2 6 (R)、2 6 (B)、2 6 (G)が設けられるが、3種の蛍光体ペーストからそれぞれを形成するに際して、マスキング工程S B 1乃至焼成工程S B 4がそれぞれ実施される。そのため、全ての蛍光体ペーストが一面 1 2上の付着してはならない領域すなわち他の蛍光体を設ける印刷禁止領域を避けて塗布されることから、無用の蛍光体ペースト付着に起因するF E D 1 0の不具合、すなわち混色が一層抑制される。

【0055】以上、本発明の一実施例を図面を参照して詳細に説明したが、本発明は、更に別の態様でも実施できる。

【0056】例えば、実施例においては、画像表示装置であるカラー表示用のF E D 1 0を構成する背面板 1 8或いは前面板 1 6の製造方法に本発明が適用された場合について説明したが、厚膜パターンを含む複数種類の膜が一面 1 2、1 4に備えられた表示装置の基板であれば、他の形式のカラー或いはモノクロ表示装置、例えば蛍光表示管やP D P等を構成するディスプレイ基板にも本発明は同様に適用される。

【0057】また、図1乃至図6に示される実施例においては、前面板 1 6への膜形成工程のうち列方向配線 3 2の形成時だけに本発明が適用されていたが、他の厚膜

パターンの形成時、例えば、行方向配線 3 4の形成時や、電子放出膜 4 2の形成時等にも、その構成材料の他の部分への付着が生じ得ると共に、その付着が問題となるならば、本発明を同様に適用し得る。

【0058】また、実施例においては、特に不用パターン 5 6の付着を禁止すべき領域 5 0等だけにマスキング 5 2を施していたが、厚膜スクリーン印刷を施す部分を除く全ての部分をマスキング 5 2で覆ってもよい。

【0059】また、実施例においては、マスキング処理が厚膜スクリーン印刷法を用いて実施されていたが、その方法はマスキング材料の種類やマスキング形状等に応じて適宜変更される。例えば、フィルムやシートの貼り着け等によって印刷の場合と同様な膜を形成してもよく、フォトリソグラフィ技術によってパターン形成してもよく、或いは、真空蒸着やスパッタリング、めつき、電鍍処理等によって形成することもできる。

【0060】また、実施例においては、電極 3 8、4 0等が薄膜技術で形成されることからその形成の際にはマスキング 5 2が設けられていなかったが、電極 3 8、4 0を厚膜スクリーン印刷で形成する場合には、その形成工程においても必要に応じて本発明を適用することができる。

【0061】また、実施例においては、マスキング 5 2および不用パターン 5 6を除去するための除去工程が、厚膜印刷ペーストから厚膜を生成する焼成工程S B 4における加熱処理で兼ねられていたが、除去工程はその加熱処理に先立って別途実施してもよい。すなわち、例えば、その厚膜ペーストを溶解しない液、例えば厚膜ペーストが水に不溶な場合には水により、厚膜ペーストが特定の溶剤に不溶な場合にはその溶剤により、それぞれ洗い流す洗浄処理を施して不用パターン 5 6を除去することもできる。

【0062】また、配線 3 2、3 4を形成するための厚膜銀ペーストは、図1乃至図6の実施例において示したものに限らず、種々の構成を採り得る。例えば、各成分の構成割合は、銀 65～90(%)程度、ガラス 2～15(%)程度、樹脂 2～7(%)程度、溶剤 5～20(%)程度の範囲のものが好適に用いられる。また、銀粉末としては、例えば平均粒径が0.2～0.3(μm)程度でフレーク状或いは球状を成すものが好適に用いられる。但し、可及的に高い導電性を得るためにには、実施例で示したようにフレーク状のものを用いることが好ましい。ガラス粉末としては、例えば、軟化点380～470(℃)程度の低軟化点ガラスが好ましく、前述のSi-B-Pb系の他にZn-Pb系ガラス等も好適に用いられる。また、樹脂成分は、アクリルニトリル樹脂やメチルセルロース樹脂等を用いてもよく、溶剤は、ターピネオールやセロソルブアセテート等を用いることもできる。

【0063】また、実施例においては、マスキング 5 2等が塗布しようとする厚膜印刷ペーストの接触角の大き

い材料で構成されていたが、マスキング52上に付着したペーストはその後の除去工程で膜形成面上から除去されるため、接触角の小さい材料で構成しても差し支えない。

【0064】その他、一々例示はしないが、本発明はその主旨を逸脱しない範囲で種々変更を加え得るものである。

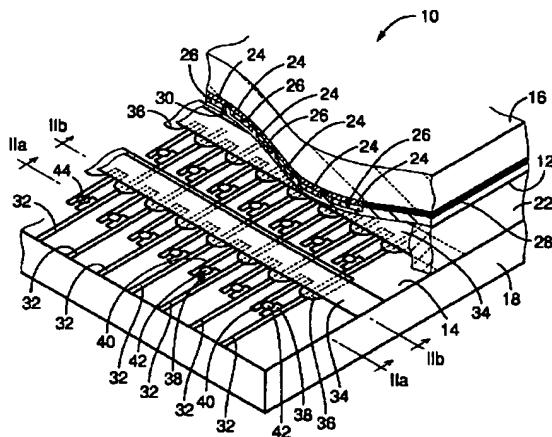
### 【図面の簡単な説明】

【図1】本発明の一実施例のディスプレイ基板の製造方法が製造工程に適用されたFEDの構成を一部を切り欠いて示す斜視図である。

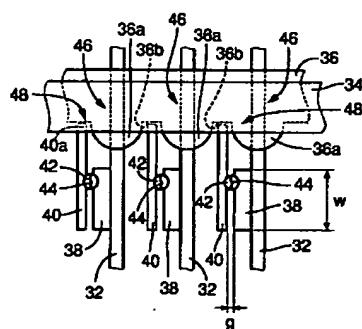
【図2】(a)は、図1における背面板のIIa-IIa視断面の要部を、(b)は、同IIb-IIb視断面の要部をそれぞれ拡大して示す図である。

【図3】図1のFEDにおいて背面板上の配線の相互関係を説明するための要部を拡大した平面図である。

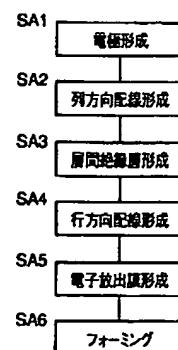
[図 1]



【図3】



【图4】



【図4】図1のFEDの背面板上に設けられる電極や配線等の形成工程を説明する工程図である。

【図5】図4の列方向配線形成工程を更に詳細に説明する工程図である。

【図6】(a)～(f)は、それぞれ図4の各段階における膜形成状態を説明する図である。

【図7】本発明が図1のFEDの前面板の製造工程に適用された場合を説明するための工程図である。

【図8】(a)～(d)は、図7の要部工程における膜形成状態を説明する図である。

### 【符号の説明】

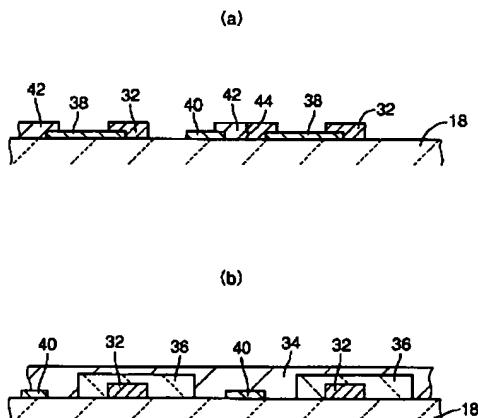
16：前面板、18：背面板（ディスプレイ基板）

### 3.2：列方向配線（厚膜パターン）

50 : 印刷禁止領域

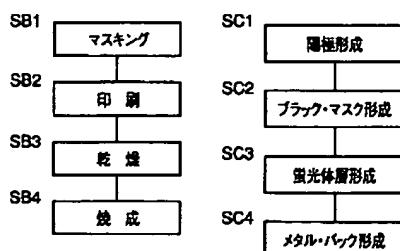
52 : マスキング

【図2】

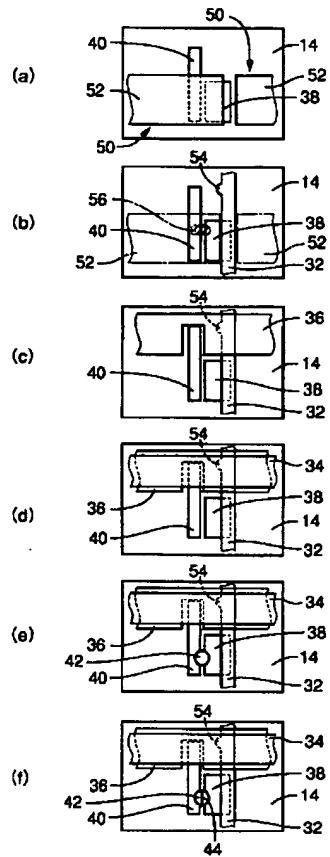


(囗 5)

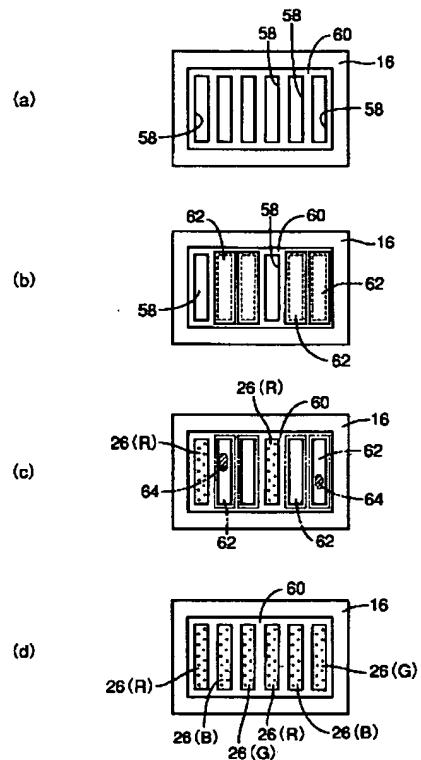
【图 7】



【図6】



【図8】



## フロントページの続き

(51) Int. Cl. 7	識別記号	F I	テーマコード (参考)
G 09 F 9/30	3 3 7	G 09 F 9/30	3 3 7 5 E 343
H 01 J 9/227		H 01 J 9/227	C
// H 05 K 3/12	6 1 0	H 05 K 3/12	E
			6 1 0 P

(72)発明者 平川 幸太  
愛知県名古屋市西区則武新町三丁目1番36  
号 ノリタケ電子工業株式会社内  
(72)発明者 森 信輔  
愛知県名古屋市西区則武新町三丁目1番36  
号 ノリタケ電子工業株式会社内

F ターム(参考) 2C035 AA06 FD51 FD52  
2H113 AA04 AA05 BA10 BB09 BB22  
BB32 CA15 CA32 DA04 DA43  
DA52 FA10 FA29 FA48  
5C027 AA02 BB01 BB02  
5C028 FF06 FF14 HH09 HH12  
5C094 AA05 AA42 AA43 BA12 BA32  
BA34 CA19 DA13 DB04 EA04  
EA05 EA10 EB02 EC02 FA01  
FA02 FB01 FB02 FB12 FB15  
FB20 GB10  
5E343 AA02 AA11 BB72 DD03 ER35  
FF02 FF11 FF12 GG08